

Reconfigurable circuits

Keywords

faible bruit, faible consommation, large bande

Presentation

- Conception d'un amplificateur faible bruit (LNA) large bande (0,8 GHz-11 GHz) à 2 modes de fonctionnement (mode performances, mode basse consommation)
- Conception et modélisation d'un "front-end" millimétrique large bande d'un système de communication sur puce multi-accès innovant utilisant un réseau d'interconnexions RF-NoC

Members

Sébastien Quintanel, Emmanuelle Bourdel, Cédric Duperrier, Liang Zhou, Frédéric Drillet

Research projects

FUI Sytem@tic EconHome, [ANR INS WiNoCoD](#)

Collaborations

NXP Semiconductors France