

Nouvelle architecture d'amplificateurs de puissance pour les applications 5G

31 01 2019 14:45

Sujet de la thèse

L'objectif de la thèse est de proposer une nouvelle architecture pour assurer la partie amplification des dispositifs 5G afin de satisfaire les nouvelles exigences telles que la flexibilité (fréquence, modulation, bande passante, puissance d'émission) et une très bonne autonomie. La méthodologie de conception de l'amplificateur de puissance devra déboucher sur de nouveaux critères de conception liés au système (et non basés uniquement sur l'amplificateur) mais aussi sur le signal envoyé (non sur une approche mono-fréquence). Une technique de linéarisation pourra être utilisée afin d'améliorer les performances.

Encadrement

- Myriam ARIAUDO (HDR- ASTRE), myriam.ariaudo@ensea.fr , (+33)130736617
- Cédric DUPERRIER (MCF-ASTRE), cedric.duperrier@ensea.fr , (+33)130736627

Sujet de stage M2

Un sujet de stage de master M2 est proposé avant le sujet de thèse.

Détail du sujet

 [Sujet de thèse et de stage \(PDF\) \(39.3 KiB\)](#)