

Circuits pour les communications

Conception et modélisation hétérogène

- [Technologies émergentes de communication au sein d'un SoC \(System On Chip\)](#)
- [Analyse des mécanismes de défaillance dans les transistors de puissance](#)
- [Circuits reconfigurables](#)

Participants

Emmanuelle Bourdel, Cédric Duperrier, Sébastien Quintanel, Pierre Lecoy.

Doctorants

Lounis Zérioul, Frédéric Drillet, Liang Zhou, Mohamad Hamieh, Malak Channoufi, Alexis Divay

Responsable

[Emmanuelle Bourdel](#)

emmanuelle.bourdel[at]ensea.fr