

Séminaire ASTRE : Hassen Loukil

27 Juin 2012, 14:00 – 15:30

Titre du séminaire et orateur

Étude et Implémentation de l'encodeur baseline H.264/AVC en technologie FPGA.
[Hassen Loukil](#) (LETI, Sfax, Tunisie)

Date et lieu

Mercredi 27 juin 2012, 14h.
ENSEA, salle 318.

Résumé

Vu les problèmes et la complexité de la norme de codage vidéo H.264/AVC, l'implémentation matérielle de cette norme sur l'un des équipements reconfigurables représente une solution permettant de répondre aux différents besoins des applications multimédias. Dans ce cadre se situe cette présentation, qui consiste à l'étude du codeur H.264, en vu de son implémentation sur FPGA. Nous avons spécifié, simulé, et synthétisé les différents modules de la norme H.264/AVC à partir d'une description VHDL. Puis nous avons montré, par une approche de conception matérielle logicielle, que nous pouvons accélérer le temps de codage de la norme H.264 sans perdre la qualité des séquences vidéo.