

# **Séminaire ASTRE : Lionel Lacassagne**

20 Novembre 2012, 14:00 – 15:30

## **Titre du séminaire et orateur**

Adéquation Algorithme Architecture pour les systèmes embarqués haute performance.  
Lionel Lacassagne, IEF - Paris Sud.

## **Date et lieu**

Mardi 20 novembre 2012, 14h.  
ENSEA, salle 384.

## **Résumé**

L'Adéquation Algorithme Architectur sera présentée selon quatre points :

1. la conception de nouveaux algorithmes de TI prenant en compte l'architecture associée,
2. l'évaluation de performance sur les processeurs généralistes et les GPU et l'impact de transformations algorithmiques de haut niveau,
3. la customisation de processeurs "soft core",
4. la conception d'outils d'aide à la parallélisation et à la customisation.